

檔 號：  
保存年限：

## 教育部 函

地址：臺北市中山南路5號  
傳真：02-23976949  
聯絡人：藍曼琪  
聯絡電話：02-77365995

受文者：慈濟大學

發文日期：中華民國97年11月21日

發文字號：台顧字第0970232073號

速別：最速件

密等及解密條件或保密期限：普通

附件：

主旨：依據本部補助推動人文及科技教育先導型計畫要點，檢送本部補助辦理「98-99年度前瞻晶片系統設計(SOC)學程計畫徵件相關事宜」乙份，請 查照。

說明：

- 一、旨揭要點業經本部於96年11月23日以台顧字第0960171084C號令訂定發布，並於97年10月30日以台顧字第0970203910C號令修正。
- 二、本部97-98年度補助推動之SOC學程計畫包括系統晶片(SLD)、混合訊號與射頻積體電路(MSR)、電子設計自動化與測試(DAT)、嵌入式系統軟體(ESW)、積體電路佈局與雛型系統設計(PAL)等5重點學程或系列課程，請以系所為單位提出申請。本計畫係部分補助，自籌經費比例不得少於計畫總經費20%。各重點學程架構、相關經費編列支用原則及計畫申請書格式詳如附件(請逕至計畫網站<http://moesoc.cs.nthu.edu.tw>下載)。
- 三、申請期限：請於97年12月24日前備妥計畫申請書1式6份，以郵戳為憑，送交國立中央大學電機系(晶片系統前瞻教學平台(ATP)計畫辦公室)。地址：320桃園縣中壢市中大路300號，電話：03-4227151轉34578。



- 四、96-97年度獲本部補助SOC學程計畫者，請於97年12月24日前備妥96-97成果報告初稿1式6份(請彙整至97年11月30日前之成果)，連同98-99年度計畫申請書一併送交國立中央大學電機系(ATP計畫辦公室)。
- 五、配合本計畫之推動，本部訂於97年11月26日上午假國立台灣大學召開本部98-99年度前瞻晶片系統設計(SOC)學程計畫申請說明會，敬請轉知相關系所教師報名參加。
- 六、有關本部SOC學程計畫及申請說明會議程與報名相關資訊請逕至本計畫網站<http://moesoc.cs.nthu.edu.tw>下載。

正本：各公私立大學校院

副本：國立中央大學電機系、國立清華大學資工系、積體電路設計技術研發中心、國立交通大學電控系、輔仁大學電子系、國立台北科技大學電子系、本部顧問室

07/11/21  
12:53:13