



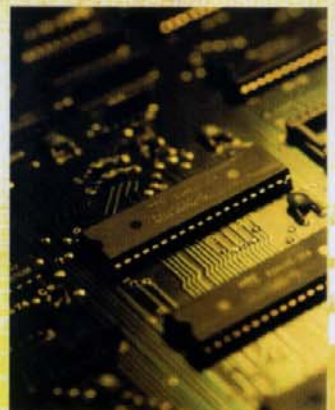
# 2006 高速電路板

設計研討會(HSPCB'06)

## 論文徵稿

### 一、研究主題：

1. 高速(頻)電路板模擬、設計與應用等相關技術
2. 高速(頻)電路板製造與測試等相關技術
3. 高速(頻)電路板電磁干擾等相關技術
4. 其它與高速(頻)電路設計相關之技術



二、投稿方式：一律採線上投稿，自95年3月8日開始受理網路投稿。

三、論文格式：請上網址 <http://www.en.sju.edu.tw/HSPCB2006> 查看。

四、截稿日期：95年5月21日(星期日)。

五、審查結果：95年5月25日(星期四)。

六、研討會日期：95年6月9日(星期五)。

七、研討會地點：聖約翰科技大學(台北縣淡水鎮淡金路四段499號)。

主辦單位：聖約翰科技大學 電子工程系

聖約翰科技大學 高速電路板設計及量測技術研究發展中心

協辦單位：聖約翰科技大學 電機工程系、資訊工程系、電腦與通訊工程系



研討會詳情請參考「2006 高速電路板設計研討會」網站，網址：<http://www.en.sju.edu.tw/HSPCB2006>

聯絡電話：0932231566 (周允仕老師) 或 02-28013131轉6601 (左玉珍小姐)

傳真電話：02-28013413