

RISC-V 開發

使用 Verilator 及 modelsim

講師

江家頡

學歷

國立交通大學電資院資工所碩士畢業
/ 博士肄業

曾任 台灣 宏芯科技 資深協理

台灣 速博思科技 協理

台灣 聯發科技集團(智微) 處長

台灣 凌陽科技集團(宏陽) 資深處長

個人 專長

多核心與多媒體影像SOC IC 設計、
影像壓縮演算設計(MP4, H264, H265)等IC
設計,在台美個人擁有10項以上的專利。

大綱

- Basic Concept of Embedded System Design of SoC v.s ASIC
- Introduction of ARM SoC Infrastructure
- Introduction of RISC V SoC Infrastructure
- Introduction of Embedded Hardware Development & Design
- Environment And Practical Design(ARM/RISC V SoC System)
- Introduction of Embedded software Development & Design
- Environment And Practical Design(ARM/RISC V SoC System)
- Current Embedded System & Future Development Trend

6/1 (四)

校本部C301

9:00-16:00 (中場休息12:00-13:00)