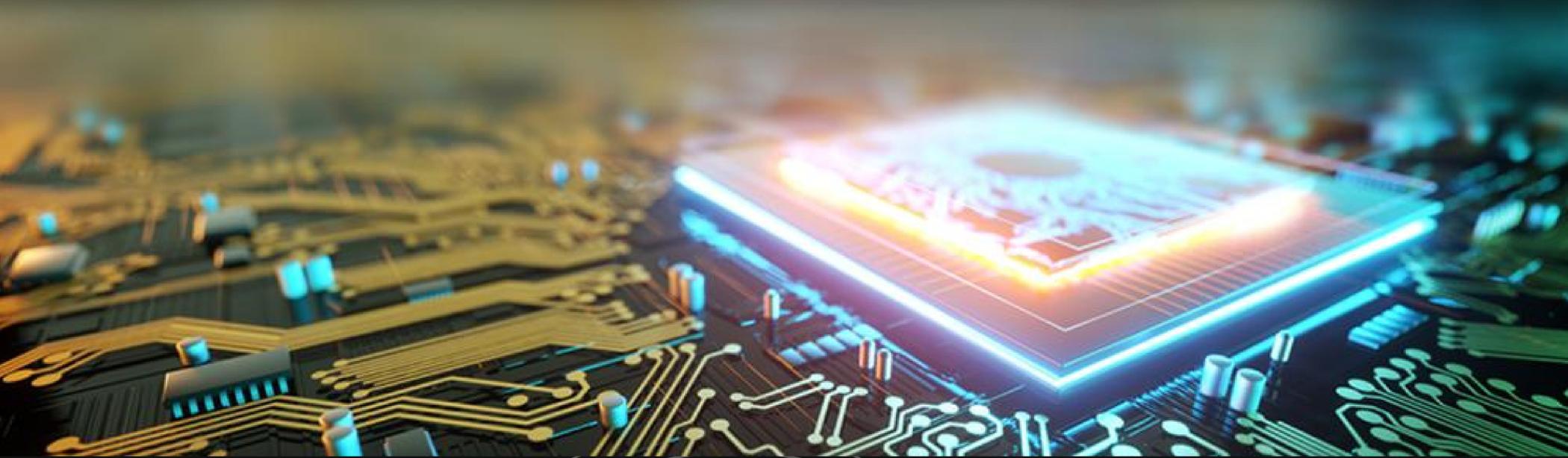


WHAT IS ?



講師

國立東華大學資訊工程學系 蔡正雄教授

摘要

RISC-V是一個全新的計算機架構，擁有令人驚豔的開放性和靈活性。RISC-V將帶給你無盡的創新和可能性！不論手機內的晶片、AI等高運算需求演算法、車用系統內部處理器等等，RISC-V都已開始被廣泛應用，歡迎一同報名認識RISC-V強大的地方～

時程

09:00 - 12:00 介紹RISC-V架構，Pipeline運作原理

12:00 - 13:30 中場休息

13:30 - 14:30 說明系統晶片設計使用之相關工具及資源

14:30 - 16:30 現場實作如何燒到FPGA上，並說明實作結果



112/5/26(五)



C301